

Сумський державний педагогічний університет
імені А.С.Макаренка

фізико-математичний факультет

Кафедра інформатики

ЗАТВЕРДЖУЮ

Декан фізико-математичного
факультету

Каленик М.В.

«24» вересня 2019 р.

РОБОЧА ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

АРХІТЕКТУРА КОМП'ЮТЕРА

галузь знань **12 Інформаційні технології**

спеціальність **122 Комп'ютерні науки**

освітня програма **Комп'ютерні науки першого рівня вищої освіти**

мова навчання **українська**

Погоджено науково-методичною
комісією

фізико-математичного факультету

«24» вересня 2019 р.

Голова Одніцова О.О., к. ф-м. н. доц.

Суми - 2019

Розробники:

Шамо́ня В.Г. кандидат фізико-математичних наук, доцент

Робоча програма розглянута і схвалена на засіданні кафедри інформатики

Протокол № 11 від «25» червня 2019 р.

Завідувач кафедри

Семеніхіна О.В., доктор пед. наук, професор.



Опис навчальної дисципліни

Найменування показників	Освітній ступінь	Характеристика навчальної дисципліни
		денна форма навчання
Кількість кредитів – 5	Бакалавр	Обов'язкова
		Рік підготовки
3		
Семестр		
6		
Лекції		
16		
Практичні, семінарські		
Лабораторні		
54		
Самостійна робота		
80		
Консультації		
-		
Загальна кількість годин – 150	Вид контролю: залік	

1. Мета вивчення навчальної дисципліни

Метою вивчення курсу є формування професійної компетентності майбутніх бакалаврів з комп'ютерних наук через вивчення основних ідей та принципів роботи окремих вузлів обчислювальних систем, архітектури електронної обчислювальної машини, будови та програмування однокристальної обчислювальної машини, взаємодії центральних та периферійних пристроїв ЕОМ, взаємодії програмного та апаратного забезпечення обчислювальної системи з урахуванням архітектури, конфігурування, показників результативності функціонування операційних систем і системного програмного забезпечення.

2. Передумови для вивчення дисципліни

- Шкільний курс інформатики.
- Фізичні основи інформаційних систем
- Мікроелектроніка

3. Результати навчання за дисципліною

Результати навчання за дисципліною узгоджуються з вимогами Стандарту спеціальності 122 і впливають на розвиток:

ІК. Здатність розв'язувати складні спеціалізовані задачі та практичні проблеми в галузі інформаційних технологій на підприємствах та на виробництві, в установах різного підпорядкування, що передбачає застосування інформатико-математичних теорій і методів та характеризується комплексністю та невизначеністю вихідних умов

ЗК-9. Здатність до логічного, послідовного, аргументованого, алгоритмічного мислення

ЗК-10. Готовність до пізнання нового та самонавчання, критичності та самокритичності мислення

ЗК-13. Здатність виконувати задачі як самостійно, так і бути частиною команди

ФК-3. Здатність аналізувати, оцінювати, інтерпретувати різні типи даних, у тому числі текстові, графічні, числові, мультимедійні

- ФК-5. Здатність забезпечувати коректну роботу апаратної частини інформаційних систем
- ПРН-1. Знання методології наукового пізнання та здатність до саморозвитку в різних галузях знань з урахуванням сучасної інформатико-математичної картини світу
- ПРН-5. Знання і розуміння наукових фізичних і математичних принципів побудови інформаційних систем
- ПРН-7. Знання сучасного стану розвитку інформаційних технологій, у тому числі окремих програмних та апаратних модулів
- ПРН-8. Уміння та володіння досвідом здійснювати конструювання комп'ютерних продуктів та корегувати їх при необхідності
- ПРН-9. Уміння налаштовувати роботу інформаційних систем різної архітектури

4. Критерії оцінювання результатів навчання

К-сть балів	Критерії оцінювання навчальних досягнень студента
90–100	Студент у повному обсязі володіє навчальним матеріалом, глибоко та всебічно розкриває зміст теоретичних питань, вільно самостійно та аргументовано користується теоретичними знаннями та отриманим практичним досвідом під час усних виступів; застосовує набуті знання при виконанні лабораторних завдань, може пояснити хід розв'язання задачі, аргументувати його ефективність; демонструє результати виконання всіх видів навчальної роботи, передбачених робочою програмою
82–89	Студент володіє навчальним матеріалом, обґрунтовано його викладає під час усних виступів та письмових відповідей, здатний теоретично обґрунтовувати обрані шляхи розв'язання завдань, успішно виконує лабораторні роботи з використанням спеціалізованих джерел; при викладенні окремих питань допускає несуттєві неточності та\або незначні помилки; демонструє результати виконання всіх видів навчальної роботи, передбачених робочою програмою.
74–81	Студент в цілому володіє навчальним матеріалом, викладає його основний зміст під час усних виступів та письмових відповідей, але без глибокого всебічного аналізу, обґрунтування та аргументації, здатний критично оцінювати джерела, проте у відповідях припускається помилок, які після вказівки здатний усунути; демонструє результати виконання всіх видів навчальної роботи, передбачених робочою програмою.
64–73	Студент володіє матеріалом лекцій, але не може навести власних прикладів, не може пояснити процес виконання лабораторної роботи, аргументувати алгоритм вирішення завдань; ситуативно здатний розв'язувати поставлені завдання, успішно виконує завдання за зразком, проте без аргументації та обґрунтування відповідає на запитання, недостатньо володіє теоретичними основами теми; лабораторні роботи виконує з суттєвими неточностями та\ або помилками; лабораторних робіт виконує та захищає понад 66%.
60–63	Ситуативно володіє матеріалом лекцій, але не виявляє бажання розширювати чи поглиблювати власні знання; орієнтується в основних поняттях, але відчуває труднощі у наведенні прикладів, аргументації положень, поясненні процесів та функціоналу програмних засобів; ситуативно здатний до критичного аналізу та пошуку потрібних джерел; демонструє результати виконання не менше половини від всіх видів навчальної роботи, передбачених робочою програмою.
35–59	Студент не володіє теоретичним матеріалом. Виконання практичних завдань викликають значні труднощі; неправильно вибирає відповідний програмний засіб для опрацювання даних; демонструє результати виконання менше половини від всіх видів навчальної роботи, передбачених робочою програмою.
1–34	Студент не володіє теоретичним матеріалом з дисципліни. Допускає принципові помилки, не може пояснити алгоритм розв'язування типових практичних завдань.

Розподіл балів

Поточний контроль

Базовий елемент	Комбінаційний ел.	Послідовні елементи	АЛУ	Мікроконтролер	Порти МК	Периферія МК	ІНДЗ	ККР	Самостійна робота	Підсумковий контроль (екзамен)	Сума балів
10	10	10	10	10	10	15				15	100
75											

Шкала оцінювання: національна та ECTS

Сума балів за всі види навчальної діяльності	Оцінка ECTS	Оцінка за національною шкалою
		для екзамену, заліку, курсового проекту (роботи), практики
90 – 100	A	відмінно
82 – 89	B	добре
74 – 81	C	
64 – 73	D	задовільно
60 – 63	E	
35 – 59	FX	незадовільно з можливістю повторного складання
1 – 34	F	незадовільно з обов'язковим повторним вивченням дисципліни

5. Засоби діагностики результатів навчання

Система оцінювання є адитивною і передбачає накопичення балів за різними видами робіт: виконання лабораторних робіт та їхній захист, комп'ютерне тестування.

6. Програма навчальної дисципліни

6.1. Інформаційний зміст навчальної дисципліни

Розділ 1. Цифрова логіка

Тема 1.1. Цифрова логіка в архітектурі комп'ютера. Поняття базового елемента. Історичні аспекти виникнення й розвитку комп'ютерних систем. Устрій і функціонування комп'ютера Фон-Неймана. Багаторівнева комп'ютерна організація. Цифровий логічний рівень комп'ютера. БЕ серії TTL та КМОП. Їх основні властивості. Перспективні розробки напівпровідникових технологій.

Тема 1.2. Комбінаційні елементи. Призначення й основні характеристики складних логічних елементів, основних комбінаційних схем: вентиля, шифратори, дешифратори, мультиплексори, демультимплексори, Синтез комбінаційних елементів за допомогою ДДНФ та ДКНФ.

Тема 1.3. Послідовні елементи. Зворотний зв'язок, його види та реалізація. Найпростіші послідовні елементи – тригер, мультивібратор. Призначення й основні характеристики основних послідовних схем і елементів пам'яті: тригери, регістри, лічильники, електронні запам'ятовувальні пристрої. Динамічний тригер, регістри, лічильники.

Тема 1.4. Арифметико-логічний пристрій, призначення, особливості будови. Функції і класифікація арифметико-логічного пристрою. Елементарні операції арифметико-логічного пристрою. Складні операції арифметико-логічного пристрою.

Розділ 2. Мікроконтролер.

Тема 2.1. Рівень мікроархітектури. Базова структура комп'ютера. Архітектура комп'ютера з єдиною шиною. Основні поняття – процесор, пам'ять, пристрої введення-виводу, шина передачі інформації. Структура й основні функції Загальні принципи будови мікроконтролерів (МК). Сімейства МК. Склад МК. Складання програм для МК. Середовища програмування, їх властивості. Мови програмування, вимоги до них. Деталізація поняття компіляції.

Тема 2.2. Порти МК, керування портами. Мультиплексування виводів МК. Тактування МК. Організація обчислювальних процесів в МК, паралельні процеси, основи взаємодії з віддаленою периферією як основа мережних технологій. Паралельний та послідовний інтерфейси. Забезпечення цілісності даних.

Тема 2.3. Конструювання програмного забезпечення МК. Організація обчислювальних процесів в автоматизованих системах. Драйвери та адаптери. Переривання. Цикли. Конструювання програми типу «прапорцевий автомат». Особливості конструювання програм для МК, відмінності від ПЗ для ПК.

6.2. Структура та обсяг навчальної дисципліни

Назва змістових модулів і тем	Кількість годин				
	Денна форма				
	Разом	у тому числі			
Лекції		Консул.	Лабор.	Самост. робота	
Тема 1.1. Цифрова логіка в архітектурі комп'ютера.	18	2		6	10
Тема 1.2. Комбінаційні елементи	18	2		6	10
Тема 1.3. Послідовні елементи	20	2		6	12
Тема 1.4. Арифметико-логічний пристрій	22	2		8	12
Тема 2.1. Рівень мікро-архітектури	22	2		8	12
Тема 2.2. Порти МК	26	4		10	12
Тема 2.3. Конструювання програмного забезпечення МК	24	2		10	12
Разом	150	16		54	80

Теми лабораторних занять

№ з/п	Назва теми	Кіл-ть годин
1.	Логічні елементи	6
2.	Базовий елемент ТТЛ та КМОП, схема, різновиди, параметри	6
3.	Комбінаційний елемент. Шифратори та дешифратори. Мультиплексори та димультиплексори. Суматори.	6
4.	Послідовні елементи, роль зворотного зв'язку. Тригери: R-S, D, T, C, J-K. Регістри, їх види. Лічильники	8

5.	Арифметико-логічний пристрій, призначення, особливості будови	8
6.	Мікропроцесор, побудова, шинна організація, часовий розподіл, мультиплексування. Структура фон Неймана. Сімейства мікроконтролерів. AVR	6
7.	Порти. Програмування портів. Таймери. Використання таймерів.	6
8.	АЦП. Використання АЦП. Вольтметр. Вхідний подільник, робота з подільником.	4
9.	Перетворювачі неелектричних величин в електричні. Електронний термометр.	4
Усього годин		54

7. Рекомендовані джерела інформації

Основні джерела:

1. Архітектура комп'ютерів та периферійні пристрої: Навч. посібник / С. Є. Бантюков, О.В. Чаленко, В. С. Меркулов та ін. – Харків: УкрДУЗТ, 2018. – Ч. 1. – 116 с., рис. 35, табл.
2. Архітектура комп'ютерних систем: навчальний посібник. – Житомир : ЖДТУ, 2018. – 383 с.
3. Дудикевич В. Б. та ін. Електроніка та мікросхемотехніка. Частина I: Електроніка, Видавництво Львівської політехніки. 2010. 204 с.
4. Злобін Г.Г., Рикалюк Р.Є. Архітектура та апаратне забезпечення комп'ютерів. Навч. посібник. – 2018. – 224 с.
5. Комп'ютерна схемотехніка [Текст] : навчальний посібник / Я. І. Соколовський [та ін.] ; МОН України, Національний лісотехнічний ун-т України; за заг. ред. В. В. Пасічника. - Львів : Магнолія-2006, 2018. - 313 с.
6. Таненбаум Э. Архитектура комп'ютера: 5-е издание. – С-Пб.: Питер, 2007. – 843 с.
7. Тарарака, В. Д. Архітектура комп'ютерних систем: навч. посіб. / В. Д. Тарарака. — Житомир : Житомирська політехніка, 2018. — 283 с.
8. Хэррис Сара, Дэвид Хэррис. Цифровая схемотехника и архитектура компьютера. Второе издание, Нью-Йорк: Elsevier.: 2013

Додаткові:

1. Алексенко А.Г. Основы микросхемотехники. – М.: Физматлит Юнимедиастайл. – 2002.
2. Гук М. Аппаратные средства IBM PC (Энциклопедия). – С-Пб.: Питер, 2006. – 1072 с.
3. Евстифеев А.В., Микроконтроллеры AVR семейства тини и мега фирмы атмел, М., Додэка ХХ1, 2008. 560 с.
4. Кучумов А.И.. Электроника и схемотехника. – М.: «Гелиос АРВ». – 2002.
5. Лебедев М.Б. Code Vision AVR. Пособие для начинающих. М., Додэка ХХ1, 2008. 592 с.
6. Мюллер Скот. Модернизация и ремонт ПК. – Москва, С-Пб., Киев, 2004. – 1342 с.
7. Олссон Густав, Пиани Джангуидо. Цифровые системы автоматизации и управления. – Санкт-Петербург: «Невский Диалект». – 2001.
8. Предко Майс. Руководство по микроконтроллерам. – М.: Постмаркет. – 2001.
9. Пятибратов А. П. Вычислительные системы, сети и телекоммуникации : учебник для вузов / Гудыно Л. П. , Кириченко А. А. ; Под ред. А. П. Пятибратова; 2-е изд., перераб. и доп. - М.: Финансы и статистика, 2004. - 512 с. -
10. Ревич Ю. В. Практическое программирование микроконтроллеров Atmel AVR на языке ассемблера. — 2-е изд., испр. — СПб.: БХВ-Петербург, 2011. — 352 с.
11. Хорошевский В. Г. Архитектура вычислительных систем : учеб. пособие для вузов / - М.: МГТУ, 2005. - 512 с. -

Інформаційні ресурси

- https://prom.ua/ua/p1466294486-arhitektura-kompyutera-izd.html?utm_source=google_pla&utm_medium=cpc&utm_content=pla&utm_campaign=ua_cpc_1,2_podarki_i_suveniry&utm_term=%7Bkeyword%7D&gclid=Cj0KCQjwqKuKBhCxARIsACf4XuG7Rni35VfHMJcTPcEboqeoSqOPPfviwGdXd4ukGi9H-Tu5SfWf6vkaArk2EALw_wcB
- http://repository.kpi.kharkov.ua/bitstream/KhPI-Press/42222/1/Book_2019_Mikrokontrolery.pdf
- <https://core.ac.uk/download/pdf/52159035.pdf>

8. Інструменти, обладнання та програмне забезпечення, використання яких передбачає навчальна дисципліна

Лабораторні роботи проводяться за наявності персональних комп'ютерів з доступом до мережі Інтернет та відповідним програмним забезпеченням (пакет офісних програм, симулятор, компілятор CodeVisionAVR (демо-версія).